某系统总线的一个存取周期（总线周期）最快为3个总线时钟周期，总线在一个总线周期中可以存取32位数据。如总线的时钟频率为8.33MHz，则总线的带宽是（ 11.11MB/S ）。

一个组相联映射的Cache，有128块，每组4块，主存共有16384块，每块64个字，则主存地址共（ 20 ）位，其中主存字块标记应为（14  ）位，组地址应为（ 5 ）位，Cache地址共（ 13 ）位。